 METHOD
=
URE AND ITS
TION STRUCT
INTERCONNECT

JP9045688 Patent Number:

1997-02-14 Publication date:

SUZUKI SETSUO Inventor(s):

SONY CORP Applicant(s):

☐ JP9045688 R quested Patent:

JP19950212480 19950728 Application

Priority Number(s)

H01L21/3205; IPC Classification:

EC Classification:

Equivalents:

Abstract

PROBLEM TO BE SOLVED: To provide an interconnection structure in which a hillock to the side face of an interconnection is suppressed and in which a short circuit

between interconnections on the same layer is prevented. SOLUTION: A TiN film 24, an AICu film 23 and a TiN film 22 are worked to patterns for interconnections, a plasma treatment or the like is executed in an atmosphere which contains nitrogen, an AI3 N film 26 is formed on side faces of every AICu film 23 which is exposed from the TiN films 22, 24, and an AI interconnection 27 in a laminated structure is completed. Since the AI3 N film is of higher hardness and of higher density than the AICu film 23, the AI3 N film 26 functions as a protective film, and a hillock to a side is hard to form.

Data supplied from the esp@cenet database - 12

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平9-45688

(43)公開日 平成9年(1997)2月14日

(51) Int.CL.

徽別配号 广内整理番号

ΡI

技術表示箇所

H01L 21/3205 21/3213 HO1L 21/88

S

D

N

審査請求 未請求 請求項の数9 FD (全 5 頁)

(21)出顧番号

(22)出顧日

特顧平7-212480

平成7年(1995) 7月28日

(71)出顧人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番95号

(72)発明者 鈴木 説男

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内

(74)代理人 弁理士 土屋 勝

(54) 【発明の名称】 配線構造及びその形成方法

(57)【要約】

【課題】 配線の側方へのヒロックを抑制して同一層の 配線間における短絡を防止する。

【解決手段】 TIN膜24、AICu膜23及びTIN膜22を配線のバターンに加工した後、窒素を含む雰囲気中でのプラズマ処理等を行い、TIN膜22、24から露出しているAICu膜23の側面にAI、N膜26を形成して、 債層構造のAI配線27を完成させる。 A1、N膜26はAICu膜23よりも高硬度で且つ高密度であるので、このA1、N膜26が保護膜になって、側方へのヒロックが形成されにくい。

